

ON Semiconductor

GOAL TEMPLATE

EMPLOYEE INFORMATION

Employee Name: DELPY Patrice

Employee ID: 19653253

Job Title: Layout Engineer

Department: 7213

Manager: Alexandre apcher

Date: March 08 2010

Review Period: 2011 to 2012

INSTRUCTIONS

Goals should always be: S – Specific M – Measurable A – Achievable R – Realistic I – Time Bound

1. Goal/Objective. Briefly describe each goal/objective and when the goal/objective should be met or accomplished.
2. Measurement. How will the goal/objective be evaluated? (Use quantitative measures such as % or dollar increase in revenue or market share and/or use qualitative measures which are descriptive of criteria.)
3. 70% on Core performance goals, 30% on behavioral goals, 1 goal to be behavioral

1ST GOAL/OBJECTIVE

Description:

Réalisation physiques des cellules standards ou des blocs analogiques. Dessin des masques de composants et de circuits complets mixed signals.

Objectif :

Prise en compte des contraintes technologiques liées au flot de conception, des techniques de fabrication, procédés utilisés en microélectronique et des règles d'assemblage (RDL, packaging, bump).

Garant de la qualité, fiabilité, robustesse du circuit.

Optimisation des cellules de façon à pouvoir être réutilisé. Compact et polyvalente en réduisant la surface utile sur silicium

Etapes mise en œuvre :

Floorplanning, création des arbres d'alimentation et de la stratégie de protection ESD / IEC.

Création d'un bonding diagramme.

Routage des blocs en minimisant les problèmes de couplages, drop de tension, en limitant les effets liés aux bruits ...etc.

Mise en œuvre de règles de conception limitant les dérives de process.

Mise en œuvre des outils intégrés de routage automatiques

Routage des blocs en minimisant les problèmes de couplages, drop de tension, en limitant les effets liés aux bruits.

Vérification physiques de chaque cellule : DRC / LCS / Extraction

Layout Leader

Measurement:

Category: Core performance behavioral

2ND GOAL/OBJECTIVE

Description:

Expertise en langage SKILL

Mise en place d'une boîte à outils rassemblant divers procédures permettant de simplifier la vie du layouter

Measurement:

Category: Core performance behavioral

3RD GOAL/OBJECTIVE

Description:

New product development : blocs digital

Support de l' équipe de conception numérique

Ecriture de code RTL , simulation et vérification.

Measurement:

Category: Core performance behavioral

4TH GOAL/OBJECTIVE

Description:

Measurement:

Category: Core performance behavioral