







 Répondre  Répondre à tous  Transférer |    |   | Fermer |  Aide

De: Alexandre Apcher

Date: jeu. 14/10/2010 09:29

À: Remy Saphon; Loic Cunnac; Laurent Bordes; Paolo Migliavacca

Cc: Aurore Masson; Patrice Delpy; Bertrand Clou

Objet : NCP1851

Pièces jointes :

[Afficher sous forme de page Web](#)

Chers designers,

Le tape out du battery charger est prévu pour le 10 novembre 2010. Par conséquent si nous voulons tenir cette date nous vous demandons **un design freeze et une topcell FIGEE le 29 octobre 2010** et ce jusqu'au tape out. Des modifications et améliorations METAL sont bien entendu envisagées après le tape out (nous avons 3 semaines supplémentaires pour délivrer les niveaux métaux à Gresham).

Merci de votre compréhension

L'équipe layout

 Répondre  Répondre à tous  Transférer    |   | Fermer |  Aide

De: Alexandre Apcher

Date: ven. 01/10/2010 09:24

À: Patrice Delpy; Anissa Karray-Kbaier; Aurore Masson; Virginie Duchemann;  
Julien Clemens; Fabien Foulon

Cc:

Objet : planning

Pièces jointes :

[Afficher sous forme de page Web](#)

Tous,

Je suis en train de construire le planning, en fonction des projets, des tape out, des demandes de chacun ... etc etc voila comment nous allons nous organiser :

PMIC : NCP6300 Julien et Anissa (a partir du 4/10/2010) Projet prioritaire

Battery charger NCP1851 Aurore et Patrice









Audio NCP2832 Virginie

Charge PUMP Fabien

ADC Alexandre

Dites moi si vous avez des remarques .

Alexandre

 Répondre  Répondre à tous  Transférer    |  | Fermer |  Aide

De: Alexandre Apcher  
À: Remy Saphon; Loic Cunnac; Laurent Bordes  
Cc: Aurore Masson; Patrice Delpy; Bertrand Clou  
Objet : NCP1851  
Pièces jointes :

Date: ven. 19/11/2010 11:01

[Afficher sous forme de page Web](#)

Tous,

Le LVS top du NCP1851 est clean le DRC antenna aussi , Aurore est en train de relancer le DRC top.

A partir de maintenant tout le monde va faire un close data Aurore va faire un refresh et relancer toutes les verifs. On devrait avoir une topcell prete a livree vers 15h30.

Toutes modifs que vous voulez faire exemple rajouter un bloc de spares ou plusieurs c est quasiment 3 heures entre la modif et les verifs . C est pourquoi je propose qu il n y est pas de modifs ni de rajouts de spares en topcell pour ne pas compromettre un tape out ce soir.

Qu en pensez vous ?

Alexandre

	WEEK#	Remy	Loic
JUNE	23	charger robustness ( Boost ac analysis )	accuracy
	24	charger robustness	accuracy high duty cycle
	25	charger robustness ntc monitoring	accuracy high duty cycle
	26	Congé	high duty cycle cboot refresh digital
JULY	27	Congé	dvs new settings
	28	Congé	efficiency optimization
	29	misc topcell	
	30		Congé
AUGUST	31		
	32		
	33		
	34		Congé
	35		Congé
	36		

Laurent	Franck	Geraldine
Congé	PMIC	esd on CAP pin
Congé	PMIC	HBM issue
boost 560mA + 5.1V Boost ac analysis	Digital Design	esd with nldmos 24V
Rbfet 24V boost stab issue at low temp	Digital Design	
OVP issue	Digital Design	
leoc programmation	Congé	
jeita chilly threshold 100k Rpu	Congé	
	Digital Design backend	
Congé		

<b>Paolo</b>	<b>Aurore</b>	<b>Patrice</b>
bandgap analysis vcore deregulation	hss driver sub to split from neighbour block pad ring vin_monitor_top	gp ota
	Rbfet + hss iin current meter	regulator 2.4V shifted ground core references vbg
	dvs	ntc monitoring
	error amp	resistor ladder for 5.1V
<b>Congé</b>	ieoc prog	ipk for 2A
	boost precharge resizing	
	OTP 64 bits ?	
	esd	100k ntc rpu
		jeita
	checking	checking
	checking	checking